

高橋 知宏



図1 ソフトウェア無線信号処理の各ステージの波形をグラフィックス液晶ディスプレイでリアルタイム・モニタできるようにした FFT計算や画面表示は、メインCortex-M4Fコアじゃなくて、サブCortex-M0コアにやらせる

前回(第10回, 2016年7月号)は、ソフトウェア無 線信号処理の各ステージの波形をグラフィックス LCDでリアルタイム・モニタするために、追加する FFT処理とマルチコア・プログラミング方法を紹介 しました(図1).

今回は実際に動かしてみます.

● サブコアの動作

ターゲットLPC4370マイコンはメインCortex-M4F

リスト1 メインコアのmain関数でサブコアを起動している部分

```
int main(void) {
    // Start MOAPP slave processor
#if defined (__MULTICORE_MASTER_SLAVE_MOAPP)
    cr_start_m0(SLAVE_MOAPP,&_core_m0app_START_);
#endif
    // Start MOSUB slave processor
#if defined (__MULTICORE_MASTER_SLAVE_MOSUB)
    cr_start_m0(SLAVE_MOSUB,&_core_m0sub_START_);
#endif
```

コア(M4)に加えてCortex-M0コア(M0APP)を内蔵 しています.FFTと描画はこのサブコアで行います. リセット時にはサブコアは起動していません.メイ

ンコアのmain()関数の先頭部分で、明示的にサブ コアを実行開始している箇所があります(リスト1).

サブコアはCortex-M0ですが、メインコアと違っ ていくつか注意点があります.

▶ (1) クロック設定が不要

クロックはメインコアと共用ですので、サブコアで は設定する必要がありません.これに関係する落とし 穴として、設定不要であるが故にライブラリが必要と するクロック関係の呼び出しやソフトウェア的な設定 が行われておらず、ペリフェラルを扱うライブラリが

第1回 AMラジオを作る(2015年10月号)
 第2回 AMラジオで行う信号処理(2015年11月号)
 第3回 短波ラジオを受信する(2015年12月号)